

CHACHA CAJAMARCA FABIOLA JESCENIA

Correo electrónico: fchachac@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERA ELECTRÓNICA

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2017

Sede: MATRIZ CUENCA

Trabajo de titulación: DISEÑO, DESARROLLO E IMPLEMENTACIÓN DE UN DISPOSITIVO
INALÁMBRICO PARA ESTIMULAR EJERCICIOS DE REHABILITACIÓN EN PACIENTES CON
PARKINSON. URL: <https://dspace.ups.edu.ec/handle/123456789/14887>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)