

## ORTEGA NARVÁEZ EDISON EDUARDO

Correo electrónico: eortegan@est.ups.edu.ec

Título(s) obtenido(s):

### **INGENIERO ELECTRONICO**

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2013

Sede: QUITO

Trabajo de titulación: "ANÁLISIS, DISEÑO E IMPLEMENTACIÓN PARA EL CONTROL DEL PROCESO DE NIVEL Y DE PRESIÓN MEDIANTE UN SISTEMA DE LÓGICA DIFUSA, EN LA CPU EDU TRAINER® COMPACT S7-313C, REALIZANDO UN SISTEMA HMI/SCADA PARA EL MÓDULO MPS PA COMPACT WORKSTATION, VÍA COMUNICACIÓN MPI, EQUIPOS PERTENECIENTES A LA UNIVERSIDAD POLITÉCNICA SALESIANA",. URL:

<https://dspace.ups.edu.ec/handle/123456789/4352>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)