

FLORES ORTEGA VICENTE RENAN

Título(s) obtenido(s):

INGENIERO ELECTRICO

Carrera: INGENIERÍA ELÉCTRICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2001

Sede: QUITO

Trabajo de titulación: DISEÑO E IMPLEMENTACIÓN DE LA RED SINEC L1 PARA PLCF
SIMATIC EN EL LABORATORIO DE CONTROL DE LA UPS, INCLUYE COMUNICACIÓN CON
UN PC E INTERFASE HOMBRE MÁQUINA.

INGENIERO ELÉCTRICO DE EJECUCIÓN

Carrera: INGENIERÍA ELÉCTRICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 1999

Sede: QUITO

Trabajo de titulación: DISEÑO E IMPLEMENTACIÓN DE LA RED SINEC L1 PARA PLCS
SIMATIC EN EL LABORATORIO DE CONTROL DE LA UPS.

TÉCNICO BÁSICO ESPECIALIDAD ELECTRICIDAD

Carrera: INGENIERÍA ELÉCTRICA

Nivel de estudios: TÉCNICO SUPERIOR

Año de titulación: 1996

Sede: QUITO

Trabajo de titulación: ..

TECNÓLOGO ELÉCTRICO ESPECIALIZACIÓN CONTROL INDUSTRIAL

Carrera: INGENIERÍA ELÉCTRICA

Nivel de estudios: TÉCNICO SUPERIOR

Año de titulación: 1998

Sede: QUITO

Trabajo de titulación: GUIA DIDACTICA PARA EL DESARROLO DE LAS PRACTICAS DE
LABORATORIO CENTRAL DE LA UPS.

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)