



Graduado de la Universidad Politécnica Salesiana
Fecha de Impresión: 24 abril 2025

HEREDIA LÓPEZ JONATHAN ALEJANDRO

Correo electrónico: jheredial@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRÓNICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2018

Sede: QUITO

Trabajo de titulación: SISTEMA INTELIGENTE CON VISIÓN ARTIFICIAL PARA
RECONOCIMIENTO DE PIEZAS MECÁNICAS CON EL ROBOT NAO. URL:

<https://dspace.ups.edu.ec/handle/123456789/15012>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)